AUTOMATAS PROGRAMABLES A&B PLC5



Autor: Juan Carlos Rubio Calín



Índice.

- 1. Descripción de los sistemas de control programable plc-5
- 2. Configuración y direccionado del hardware
- 3. Software de programación
- 4. Organización de la memoria
- 5. Programación con software Rs-logix5. Juego de instrucciones
- 6. Funciones de mantenimiento
- 7. Ejercicios
- 8. Hojas de datos

OBJETIVOS DEL CURSO

Identificar y definir un sistema PLC-5, desarrollando aplicaciones con el software RS Logix 5. Interpretar programas que estén en funcionamiento y realizar modificaciones en línea, así como realizar el mantenimiento preventivo del hardware, cambio de tarjetas y conexionado del sistema de forma segura, monitorizar e interpretar estados de funcionamiento, detectar fallos y discriminar causas de los estados de alarma del sistema y del proceso que controla.



DESCRIPCION DE LOS SISTEMAS DE CONTROL PROGRAMABLE PLC-5

1

- 1.- Descripción de los sistemas de control programable PLC-5
 - 1.1.- componentes físicos:
 - 1.1.1- chasis e/s.
 - 1.1.2.- procesador.
 - 1.1.3.- fuente de alimentación.
 - 1.1.4.- módulos e/s.
 - 1.1.5.- módulo adaptador remoto e/s.
 - 1.1.6.- módulos comunicación.
 - 1.2.- Descripción del procesador:
 - 1.2.1.- Criterios selección de procesadores PLC-5.
 - 1.2.2.- Panel frontal y sus indicadores de estado.
 - 1.2.3.- Modos de operación.

lmagen que muestra de las distintas familias que forman los sistemas de control de A-B.

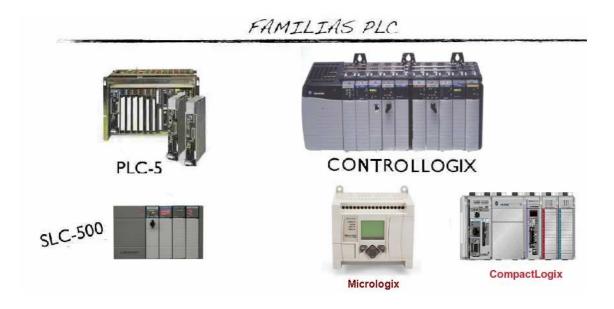
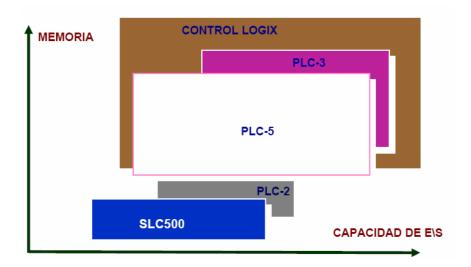
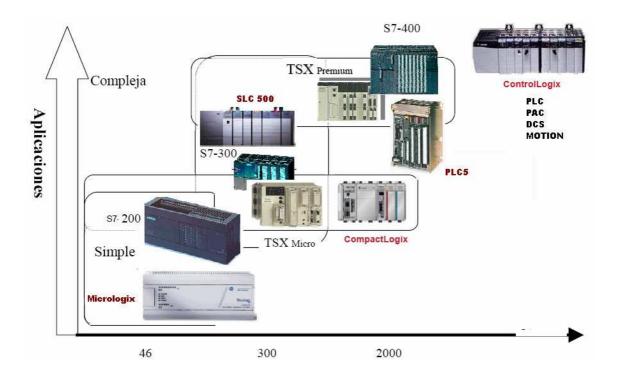


Diagrama comparativo de potencia y capacidad entre las diferentes familias de PLC´s de Allen-Bradley.



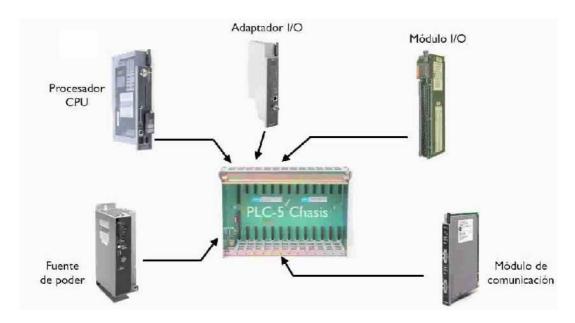


Comparativa de aplicaciones de fabricantes de PLC´s



1.1.- COMPONENTES FISICOS.

La familia de PLC5 es una familia modular y esta formada por:



1.1.1.- Chasis de entradas/salidas.

Es un elemento compacto metálico donde se insertan en sus ranuras (slots):

- Módulo procesador
- Módulo adaptador remoto
- Módulo fuente alimentación
- Módulos entradas/salidas
- Módulos de comunicación

Modelos de Chasis 1771.

Chasis	Numero de ranuras
1771-A1B	4
1771-A2B	8
1771-A3B	12
1771-A4B	16



Vista de chasis PLC5 ya terminados.



1.1.2.- Procesador y F.A.



"Mean time between failure" = 400,000 horas

3 tipos de procesador

Standar

Ethernet

ControlNet

Memoria desde 8K a 100K palabras

Memoria respaldada por batería



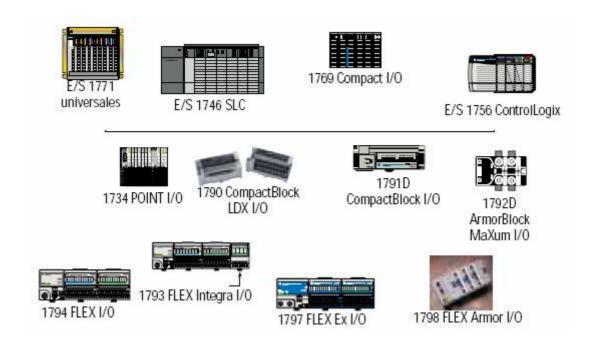
Fuente de poder

La fuente de poder suministra voltaje al chasis, la fuente puede ser integrada al chasis (ocupando I o 2 slots) o "standalone" que se conecta externa al chasis.

Los amperajes soportados van de 8 a 16 A @ 5 Vdc

Ej: 1771-P6S seria F.A interior a 220V 8 A 1771-PS7 seria F.A externa a 220 V 16 A

1.1.3.- Módulos E/S.



1.1.4.- Módulos adaptadores de E/S remotos.





1.1.5.-Módulos comunicación.



Modulo de comunicación

Permite conectar el controlador con otros dispositivos por canales de comunicación adicionales al incluido en el controlador

1.2.- DESCRIPCION DEL PROCESADOR.

1.2.1.- Criterios selección de procesadores PLC-5.

Los puntos a evaluar a la hora de seleccionar un procesador son:

- Memoria necesaria
- Capacidad de E/S.
- Puertos de comunicación
- Tiempo de exploración (velocidad de procesamiento
- Juego de instrucciones
- Posibles ampliaciones

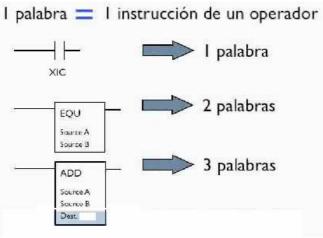
EJEMPLO CALCULO DENSIDAD E/S

ID ELEMENTO	DESCRIPCIÓN	DI	DI	DO	DO	Al	AO	Termopa
	DESCRIPCION	24 Vdc	120 AC	24 Vdc	120 AC	(4-20 mA)	(4-20 mA)	tipo J
TIM-230	Sensor temperatura tanque superior							Ĺ
PIM-240	Sensor de presión tanque inferior					3		
LM-120	Final de carrera pistón 2	Į.						
LM-121	Inicio de carrera pistón 2	- E						
MO-10	Motor banda transportadora			3				
MO-12	Motor elevador				1.			
VO-134	Válvuia de vapor						- 6	
PO-450	Bomba de agua fría)				
	TOTA	L 2	0	2	1	1	1	1

TIPO SEÑAL	CONTEO	CRECIMIENTO (20%)	TOTAL		
Di 24 Vdq	14	3	.17		
DO 24 Vdc	12	2	14		
A1 4-20 mA	4	1	5		
AO 4-20 mA	2	1	3		
Termopar	б	1	6		
TOTAL	37	8	45		



Ejemplo calculo consumo memoria de un programa

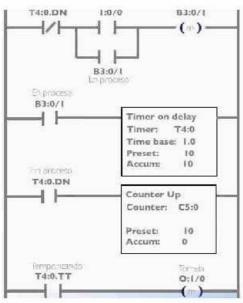


I palabra = 16 bits de memoria I integer = 1 palabra

I long word = 2 palabras

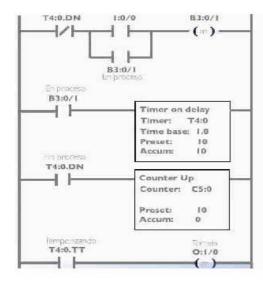
I Timer = 3 palabras

I Counter = 3 palabras



NSTRUCCIÓN	CANTIDAD	MEMORIA (palabras)	TOTAL MEMORIA
XIC	5	6,0	4
XIO	1	8.0	8.0
OTE	2	8.0	1.6
TON	1	0.8 x 3	2,4
сти	1	0.8 x 3	2,4
TOTAL	10		12

Total de palabras =12 palabras de archivos de programa



DATOS	CANTIDAD	MEMORIA (palabras)	TOTAL MEMORIA
TIMER	1	3	3
COUNTER	1	3	3
BINARIO	1	1	1
NTRADAS	Ť	1	1
SALIDAS	<u>!</u>		3
TOTAL	5		9

Total de palabras = 9 palabras de archivos de datos





9 palabras

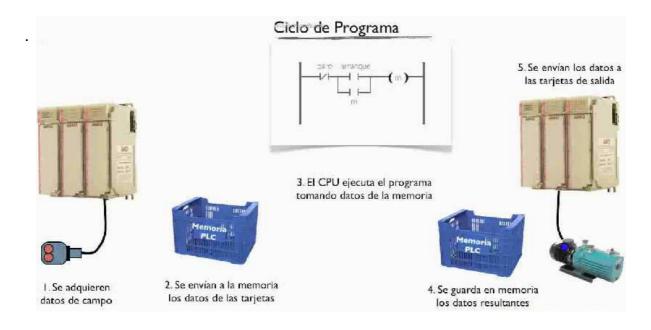


21

palabras

Ejemplo calculo tiempo de procesamiento de un proyecto

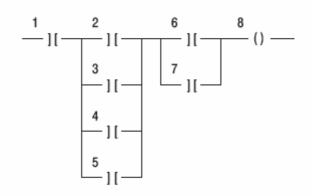






Procesador SLC5/02

- Si la instrucción 1 es falsa, las instrucciones 2, 3, 4, 5, 6, 7 toman tiempo de ejecución cero.
 Tiempo de ejecución = 2.4 + 11 = 13.4 microsegundos.
- Si la instrucción 1 es verdadera, 2 es verdadera y 6 es verdadera, entonces las instrucciones 3, 4, 5, 7 toman tiempo de ejecución cero. Tiempo de ejecución = 2.4 + 2.4 + 2.4 + 11 = 18.2 microsegundos.



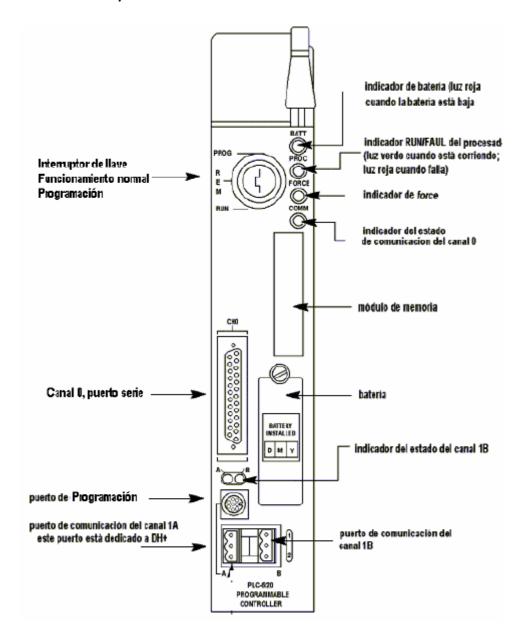
Procesador SLC5/03

- Si la instrucción 1 es falsa, las instrucciones 2, 3, 4, 5, 6, 7 toman un tiempo de ejecución cero. Tiempo de ejecución = .44 + .63 = 1.07 microsegundos.
- Si la instrucción 1 es verdadera, 2 es verdadera y 6 es verdadera, entonces las instrucciones 3, 4, 5, 7 toman un tiempo de ejecución de cero.
 Tiempo de ejecución = .44 + .44 + .44 + .63 = 1.95 microsegundos.

Procesador SLC5/04

- Si la instrucción es falsa, las instrucciones 2, 3, 4, 5, 6, 7 toman un tiempo de ejecución cero. Tiempo de ejecución = .375 + .562 = .937 microsegundos.
- Si las instrucciones 1, 2, 6 son verdaderas, entonces las instrucciones 3, 4, 5, 7 toman un tiempo de ejecución cero. Tiempo de ejecución = 0.375 + .375 + .374 + .562 = 1.687 microsegundos.

1.2.2.- Panel frontal y sus indicadores de estado.



Identificación de canales y conectores:

Canal O, Canal IA IB 2A 2B

Terminal de programación

Indicadores de estado:

BATT, PROC, FORCE, COMM, REMI/O, ADPT.



1.2.3.- Modos de operación.

- RUN (marcha)
- PROG (programación)
- REM (remoto)



Interruptor de llave del panel frontal

	Posición del interruptor de llave						
Operación	RUN	PROG	REM				
			RUN	PROG	TEST		
Ejecución de programas (con salidas habilitadas)	х		Х				
Ejecución de programas (con salidas inhabilitadas)					Х		
Almacenamiento de programa en disco	х	х	Х	х	Х		
Restauración de programas		х	Х	х	Х		
Creación o eliminación: archivos de escalera, archivos SFC, archivos de la tabla de datos		х		х			
Edición en línea: archivos de escalera y archivos SF (ya existen archivos de programa/tabla de datos)		х	Х	х	Х		
Forzado de salidas activas	х		Х				
El procesador NO escanea el programa		х		х			
Cambio de modo de operación usando un dispositivo de programación			Х	Х	Х		
Transferencias a/desde EEPROM		X		Х			
Configuracion automática de E/S remotas		X		х			
Edición de valores de la tabla de datos (ya existen archivos de tabla de datos)	Х	х	Х	х	Х		
Establecimiento de conexiones ControlNet y datos de cambio	Х	X	Х	Х	Х		